

カスタム可能な汎用クロックジェネレーター

Programmable Clock Generator



複数の水晶振動子・水晶発振器をご使用ですか？

ひとつにまとめてBOMコストを削減できるソリューションをご紹介します。

お客様にとって

- ・複数の水晶・発振器を単一のデバイスに置き換えることで、部品・面積・コストの削減
- ・低ジッタの任意の周波数を設定可能
- ・複数設定を保持出来るため、セット仕様や仕向け地等による差異に柔軟に対応が可能、
また部品管理コストの低減にも寄与



カスタム対応可能

エンドユーザーにとって

- ・複数の水晶振動子・水晶発振器を削減することで、システムコスト低減に役立ちます
- ・部品削減・基板面積削減により、セット小型化や軽量化に貢献します



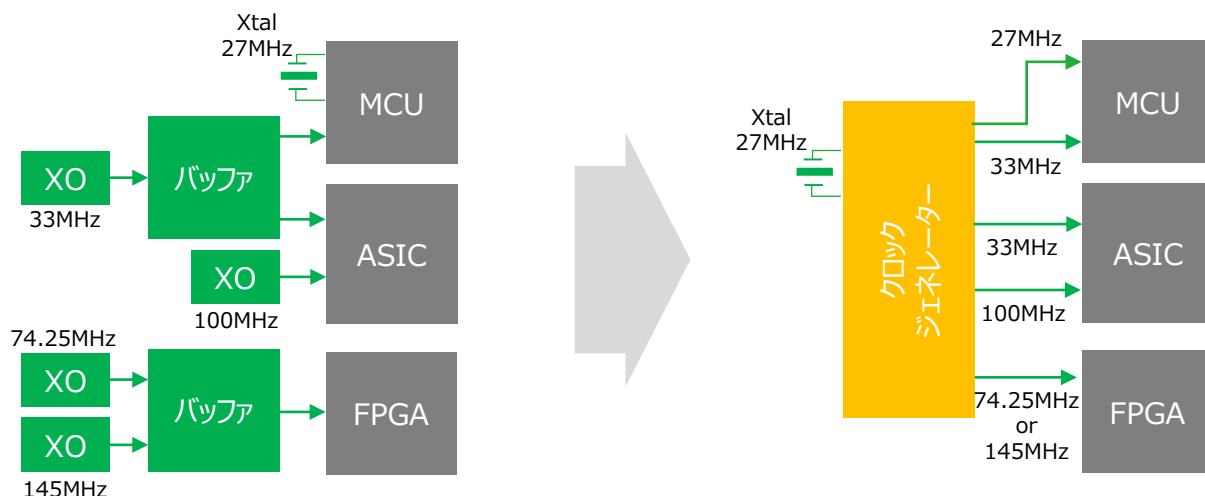
小型化



コスト
パフォーマンス

クロックツリーの最適化

システム内に複数のクロックを使用している場合、右の様に集約することが可能です。お客様のご要求仕様に合わせて、最適な製品をご提案致します。



ルネサスエレクトロニクス製クロックジェネレーター VersaClock6Eファミリ 5P49V6965

特徴

- 厳格なノイズ要件に対応する500fs未満のRMS位相ジッタ
- 出力電圧 1.8V(LVCMOS, LVDS)、2.5V、3.3V
- 出力周波数 4つの出力ペアを個別に設定可能
 - LVDS, LVPECL, HCSL差動出力時、1MHz~350MHz
 - LVCMOSシングルエンド時、1MHz~200MHz
- 4バンクの内部OTP(ワンタイムプログラマブル)メモリで4つの設定保持が可能
- I2Cにより設定変更が可能
- PCIe Gen 1/2/3/4/5 準拠(スペクトラム拡散OFF時)



カスタム対応可能

プログラマブル対応

ルネサス製ソフトウェア(Timing commander)を使用し、入力値や出力値など構成設定を容易に変更可能です。

当製品は設定値をご連絡いただければ、工場書き込み済みのカスタムサンプルの製造が可能です。スピーディなサンプル評価が可能となります。

■ 要求仕様に対するご提案例

ヒアリング項目



ポート	用途	周波数	出カタイプ	電圧	ジッタ要求
Out0/Ref	-	Hi-Z	LVCMOS シングルエンド	2.5V	-
Out1	CPU	25MHz	LVCMOS シングルエンド	1.8V	-
Out2	PHY	25MHz	LVCMOS シングルエンド x2	1.8V	-
Out3	-	Hi-Z	LVDS 差動	1.8V	-
Out4	FPGA	100MHz	LVDS 差動	2.5V	位相ジッタ 150psec

